DVUS 703-2005-8000 KIZU, NAOKI 2257-0182P April 24,2001

PATENT OFFICE

JAPANESE GOVERNMENT



別紙添付の書類に記載されている事項は下記の出願書類に記載されて る事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed this Office.

願 年 月 日 te of Application:

2000年 6月22日

lication Number:

特願2000-187455

cant (s):

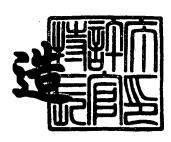
三菱電機株式会社

CERTIFIED COPY OF PRIORITY DOCUMENT

2000年11月10日

特 許 庁 長 官 Commissioner, Patent Office





特2000-187455

【書類名】

特許願

【整理番号】

524322JP01

【提出日】

平成12年 6月22日

【あて先】

特許庁長官殿

【国際特許分類】

G11B 20/10

【発明者】

【住所又は居所】

東京都千代田区丸の内二丁目2番3号 三菱電機株式会

社内

【氏名】

木津 直樹

【特許出願人】

【識別番号】

000006013

【氏名又は名称】 三菱電機株式会社

【代理人】

【識別番号】

100089233

【弁理士】

【氏名又は名称】 吉田 茂明

【選任した代理人】

【識別番号】 100088672

【弁理士】

【氏名又は名称】 吉竹 英俊

【選任した代理人】

【識別番号】 100088845

【弁理士】

【氏名又は名称】 有田 貴弘

【手数料の表示】

【予納台帳番号】 012852

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1 【物件名】

図面 1

【物件名】

要約書 1

【プルーフの要否】

要

【書類名】 明細書

【発明の名称】 フレーム番号検出装置

【特許請求の範囲】

【請求項1】 複数のフレームのデータを有するセクタを含み、前記セクタ内での前記フレームの番号を特定するためのフレーム番号情報が同期信号として前記フレームごとに記録された入力信号が入力され、前記入力信号の前記同期信号を用いて前記フレームの前記番号を検出するフレーム番号検出手段と、

前記同期信号の入力に対応してカウント数を繰り上げ、所定の値に達すると0に戻して再び前記同期信号の入力に対応して前記カウント数を繰り上げる第1および第2カウンタと、

前記フレーム番号検出手段の読み取った前記フレームの前記番号の値と前記第 1カウンタの前記カウント数の値とを比較して一致するかどうかを判断する比較 手段と、

前記比較手段における比較結果に基づき状態変数の値を遷移させ、前記状態変数が所定の条件を満たすときには前記第1カウンタの前記カウント数を繰り上げずに前記カウント数の値を前記フレーム番号検出手段の読み取った前記フレームの前記番号の値に変更し、前記状態変数が他の所定の条件を満たすときには前記第2カウンタの前記カウント数を繰り上げずに前記カウント数の値を前記第1カウンタの前記カウント数の値に変更する状態検出手段とを備え、

前記第2カウンタのカウント数の値を前記フレームの前記番号として出力する フレーム番号検出装置。

【請求項2】 請求項1に記載のフレーム番号検出装置であって、

前記状態変数の採り得る値は少なくとも3つ存在し、

前記状態検出手段は、前記比較手段における前記比較結果が不一致の場合には 前記状態変数の値を加えるまたは減じる方向に遷移させ、前記比較手段における 前記比較結果が一致の場合には前記状態変数の値を前記不一致の場合とは逆の方 向に遷移させ、

前記所定の条件とは、前記フレーム番号検出手段が前記フレームの前記番号を

検出することができ、かつ、前記状態変数が所定の値に達することであり、

前記他の所定の条件とは、前記状態変数が他の所定の値に達することである フレーム番号検出装置。

【請求項3】 請求項1に記載のフレーム番号検出装置であって、

前記同期信号を用いて、前記フレーム番号検出手段、前記第1および第2カウンタ、および前記状態検出手段の各動作のタイミングの調整を行うタイミング調整手段

をさらに備えるフレーム番号検出装置。

【請求項4】 請求項3に記載のフレーム番号検出装置であって、

前記同期信号を検出して前記同期信号に対応するパルスを出力し、前記同期信号に欠落がある場合には補間同期信号のパルスを内挿する同期信号検出/保護手段と、

前記同期信号検出/保護手段から出力された前記パルスのうち、1つのパルスの出力後、所定の期間は前記パルスの出力を阻止するマスク処理手段とをさらに備えるフレーム番号検出装置。

【請求項5】 請求項1乃至請求項4のいずれかに記載のフレーム番号検出 装置であって、

前記同期信号は複数のタイプを有し、

前記フレーム番号検出手段は、連続する2つ以上の前記フレームの前記同期信号の前記タイプの組み合わせの一部を用いて前記フレームの前記番号を検出するフレーム番号検出装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

この発明は、デジタルデータ再生装置、特に、光ディスク再生装置などに用いられる、再生データ中のフレーム番号を検出するフレーム番号検出装置に関する

[0002]

【従来の技術】

光ディスク再生装置などのデジタルデータ再生装置でのデータの再生を行うに際しては、まず光ディスク等の記録媒体から光ピックアップ等の検出部を用いて再生信号が読み取られる。そして、読み取られた再生信号は増幅器で増幅され、波形等価器で信号の波形修正が行われてデジタル信号に変換される。そして、再生信号中に含まれるフレーム同期信号が同期検出回路により検出され再生データとの同期がとられる。

[0003]

さて、新たな情報メディアとして注目されているDVD(Digital Versatile Disc)では、図11に示すように、画像等のデータがフレーム単位で記録され、複数のフレームがセクタ単位で一塊をなしている。なお、1セクタは26フレームからなる。そして、各フレームは32ビットのフレーム同期信号(SY0~SY7の8種類)と1456ビットのデータとからなる。

[0004]

各フレーム同期信号SYO〜SY7は、8種類のそれぞれごとに特有の13ビットのビットパターンと、14T4Tと称される、SYO〜SY7に共通の19ビットのビットパターンとが連結された信号である。なお、実際にはSYO〜SY7の各フレーム同期信号につき4種類の変形があるので、計32種類のビットパターンとなる。

[0005]

そして、各フレーム同期信号SYO~SY7は、図11に示すような、ある決まった配列に従って1セクタ中の26フレームのそれぞれに配置される。なお、セクタ先頭に配置されるフレーム同期信号を、特にセクタ同期信号という。また以下では、フレーム同期信号SYO~SY7のビットパターンタイプを同期信号タイプと呼び、セクタ内でフレーム同期信号がセクタ先頭から何番目にあるかを示す番号を同期ナンバーと呼ぶ。

[0006]

この同期信号タイプの変化を観察することで同期ナンバーが特定できる(例えば同期信号タイプがSY0からSY5へと変化した場合、第0フレームのSY0から第1フレームのSY5に変化したと特定できる)。そのため、フレーム同期

信号SYO~SY7は、セクタ内でのフレームの番号を特定するためのフレーム番号情報として機能する。

[0007]

DVDではフレーム同期信号の検出、及び、セクタ同期信号の検出と保護が必要であり、特に、セクタ同期信号の検出と保護のためには、再生するフレームがセクタ内で何番目であるのか、を正確に検出し出力することが非常に重要となる。しかし、実際には、ディスク上の欠陥(汚れ、傷、指紋など)や、それに伴うデータのビットスリップ(ディスク上のゴミや傷などの欠陥などによって再生信号の検出が正しく出来なくなり、クロックとデータとの同期がとれなくなること)等が生じるため、正確なフレーム番号を検出することは困難である。例えば、実際にDVDなどの光ディスクを再生すると、ディスクを覆う透明樹脂パッケージの塗りムラやその表面についた指紋などによって、光ピックアップに入力される光量が変化するため、アナログ信号処理部でデジタル化する際に、3Tパターン(1、0、0と並ぶデータ列のこと)が2Tパターン(1、0と並ぶデータ列のこと)として検出されることがある。このような誤検出は、同期信号タイプの読み取りにおいても当然発生する。そこで、正確なフレーム番号を検出するフレーム番号検出装置が種々考案されている。

[0008]

図12は、そのようなフレーム番号検出装置の一例として、特開平10-55627号公報の図7に示された装置の一部を示すブロック図である。図において、1はシリアルデータをパラレルデータに変換するS/P(シリアル→パラレル)変換部、4はパラレルデータ中のフレーム同期信号の同期信号タイプを検出し、同期信号タイプを符号化する同期信号タイプ検出/符号化部、5aは検出、符号化された同期信号タイプをラッチするラッチ回路、6は連続する同期信号タイプの変化から同期ナンバー(すなわちフレーム番号)を符号化する同期ナンバー符号化部、7は同期信号の入力に対応してカウント数を繰り上げ、予想されるフレーム番号としてそのカウント数を出力し、所定の条件下でカウント数を同期ナンバー符号化部6から出力される同期ナンバーとフレームカウンタ7におけるカウント符号化部6から出力される同期ナンバーとフレームカウンタ7におけるカウント

数とを比較する比較部、9はフレーム番号検出の精度の指標となる状態変数を比較部8の結果に応じてアップダウンさせる状態検出カウンタ、10aは状態検出カウンタ9での状態変数の値が最低となるときを検出する、ANDゲートやORゲート等を組み合わせたゲート回路、11はフレームカウンタ7がカウント数を同期ナンバー符号化部6からの出力値に変更する条件を設定するゲート回路を示している。

[0009]

次に、このフレーム番号検出装置の動作について説明する。まず、S/P変換部1は、シリアルデータであるデジタル入力信号SOを複数の同一内容のパラレルデータS1に変換する。

[0010]

同期信号タイプ検出/符号化部4は、同期信号タイプ検出部4aおよび同期信号タイプ符号化部4bを備え、同期信号タイプ検出部4aにおいてパラレルデータS1のそれぞれをSY0~SY7を検出する検出器に入力してSY0~SY7のいずれの同期信号タイプであるかを特定する。そして、検出された同期信号タイプを同期信号タイプ符号化部4bにおいて符号化する。符号化された同期信号タイプの情報は信号S2として出力され、ラッチ回路5aで1フレーム期間、保持される。

[0011]

同期ナンバー符号化部6では、同期信号タイプの情報の信号S2と、ラッチ回路5aから出力される信号S3との組み合わせから、現在のフレーム番号を符号化して信号S5として出力する。例えば、SY3→SY7の変化となった場合(ラッチ回路5aから出力される信号S3がSY3、同期信号タイプの情報の信号S2がSY7である場合)、現在のフレーム番号は、図11より第23フレームであると判断でき、このフレーム番号を表すよう符号化して信号S5として出力する。

[0012]

なお、同期信号タイプ検出/符号化部4で正確なフレーム番号の検出が行えず 、符号化された同期信号タイプの情報の信号S2とラッチ回路5aから出力され る信号S3との組み合わせが存在しない場合(例えばSY4→SY3の変化となった場合、すなわち、ラッチ回路5aの出力信号S3がSY4、同期信号タイプの信号S2がSY3となった場合)には、同期ナンバー符号化部6では、フレーム番号の特定が行えなかったとして信号S4の出力をLowにする。

[0013]

一方、フレームカウンタ7では、同期信号の入力に対応したイネーブル信号(端子Eに入力される)によってカウント数を繰り上げ、その値を端子Qから信号 S7として出力する(なお、カウント数は25に達すると0に戻る)。ただし、所定の条件が成就して端子Lに入力される信号S6がHighとなったときには、端子INから信号S5をロードしてカウント数の値を同期ナンバー符号化部6からの出力値に変更する。

[0014]

同期ナンバー符号化部6から出力される信号S5およびフレームカウンタ7から出力される信号S7は、比較部8において一致するかどうか判断される。そして、その判断結果は、例えば2ビット(採り得る状態の値が0、1、2、3のいずれか、なお本願では、この採り得る状態の値のことを状態変数と称する)のアップダウンカウンタである状態検出カウンタ9に信号S8として出力される。両者が一致している場合、信号S8は、状態検出カウンタ9の信号S9として出力される状態変数の値を例えばアップさせる。逆に不一致の場合には状態検出カウンタ9の状態変数の値を例えばダウンさせる。

[0015]

そして、ゲート回路10aは、状態検出カウンタ9から出力される信号S9の値が最低レベル(信号S5と信号S7との間のズレが続いている状態で、例えば状態変数の値が0)である場合に信号S10をHighにする。この信号S10は信号S4とともにANDゲートであるゲート回路11に入力され、信号S10と信号S4とがともにHighである場合にゲート回路11からの出力である信号S6がHighとなる。これが、フレームカウンタ7が同期ナンバー符号化部6からの出力である信号S5をロードする条件である。

[0016]

このようにすれば、フレームカウンタ7のカウント数が、同期ナンバー符号化部6から出力される信号S5とずれたまま自走を続けるのを防ぐことができる。すなわち、比較部8では、同期ナンバー符号化部6から出力される信号S5とフレームカウンタ7からの予想フレーム番号である信号S7とを比較することで、両者にズレが生じていないかどうかをチェックする。そして、状態検出カウンタ9が、比較部8の出力に基づいてフレームカウンタ7のカウント数が同期ナンバー符号化部6から出力される信号S5とずれたまま自走を続けていることを検出し、ゲート回路10a,11を介してフレームカウンタ7に同期ナンバー符号化部6から出力される信号S5の内容を反映させるので、補正が行える。

[0017]

また、フレームカウンタ7を用いることで、ディスク上の欠陥(汚れ、傷、指 紋など)等で同期信号タイプが正しく検出できなかった場合であっても、フレー ムカウンタ7から信号S7として正しいフレーム番号を出力することができる。

[0018]

図13は、図12に示したフレーム番号検出装置の動作のタイミングチャートを示すものである。このタイミングチャートではまず、同期信号タイプがSY7と検出されるべきフレームS3iにおいてSY4と誤検出し、その次のフレームでは、同期信号タイプSY3を正しく検出できた場合を示している。このようにSY4→SY3となる場合(信号S3がSY4、信号S2がSY3である場合)、同期ナンバー符号化部6はこの変化に対応するフレーム番号が存在しないことから、フレーム番号の特定が行えずフレームS5oに示すように信号S5を出力することができない。また、信号S4の出力をHighからLowに変化させる

[0019]

このとき、端子Lに入力される信号S6がHighとなっていないので、フレームカウンタ7では、同期信号の入力に対応したイネーブル信号によってカウント数を21から22に繰り上げ、その値を信号S7として出力する(1つ前のフレームの時点でカウント数が21であったとする)。また、信号S5と信号S7とが不一致であることから、比較部8は信号S8により状態検出カウンタ9の状

態変数を1から0にダウンさせる(1つ前のフレームの時点で状態変数の値が1 であったとする)。図13においては、フレームS9iに状態変数である信号S 9の値が示されている。

[0020]

さて、次のフレームのデータが入力され、その同期信号タイプがSY7と正しく検出された場合(信号S3がSY3、信号S2がSY7となる場合)、同期ナンバー符号化部6はこの変化に対応するフレーム番号23を信号S5として出力する。また、フレーム番号の特定が行えたので信号S4の出力をLowからHighに変化させる。

[0021]

前のフレームにおける状態検出カウンタ9の状態変数の値が0であり、かつ、同期ナンバー符号化部6においてフレーム番号の特定が行えたので、ゲート回路11から出力される信号S6はHighとなる。よって、フレームカウンタ7では、端子INから信号S5をロードしてカウント数の値を同期ナンバー符号化部6からの出力値に変更する。すなわち、図13においてフレームS7jに示すようにフレームカウンタ7でのカウント数の値は23となる。

[0022]

またこのとき、信号S5と信号S7とが一致していることから、比較部8は信号S8により状態検出カウンタ9の状態変数を0から1にアップさせる。

[0023]

このように、従来のフレーム番号検出装置では、イネーブル信号を受けて自走するフレームカウンタ7を用いてフレーム番号の読み取りを行うので、ディスク上の欠陥(汚れ、傷、指紋など)等で図13中のフレームS3iに示すように同期信号タイプが正しく検出できなかった場合であっても、フレームカウンタ7の出力する信号S7によって正しいフレーム番号を出力し、同期信号タイプ検出/符号化部4で検出された同期信号タイプをそのまま用いてフレーム番号を特定する場合に比べ、フレーム番号をより正確に出力することができる。

[0024]

【発明が解決しようとする課題】

図13中の信号S2において、SY7が検出されたフレームの次のフレームS2aでは、フレーム番号が24となるためSY4が検出されるべきであるが、誤検出によりSY2が検出されている。その結果、本来、第24フレーム目であるのにもかかわらず、SY7→SY2(信号S3がSY7、信号S2がSY2)という組合せに従って、同期ナンバー符号化部6はフレームS5mに示すようにフレーム番号を20と出力してしまう。またこのとき、フレーム番号の特定が行えたので信号S4の出力をHighに保つ。

[0025]

そして、前のフレームにおける状態検出カウンタ9の状態変数の値が1であったので、ゲート回路11から出力される信号S6はLowとなり、フレームカウンタ7では、信号S5をロードすることなくカウント数の繰り上げを行う。すなわち、フレームカウンタ7でのカウント数の値は24となる。

[0026]

このとき、信号S5と信号S7とが不一致であることから、比較部8は信号S8により状態検出カウンタ9の状態変数を、フレームS9hに示すように1から0にダウンさせる。

[0027]

さて、次のフレームのデータが入力され、その同期信号タイプがSY7と正しく検出された場合(信号S3がSY2、信号S2がSY7となる場合)、本来フレーム番号25を出力すべきところを、フレームS3hの誤検出したSY2に基づいてフレーム番号は検出されるので、同期ナンバー符号化部6はフレームS5nに示すように、この変化に対応するフレーム番号21を信号S5として出力する。また、フレーム番号の特定が行えたので信号S4の出力をHighに保つ。

[0028]

このとき、前のフレームにおける状態検出カウンタ9の状態変数の値が0であり、かつ、同期ナンバー符号化部6においてフレーム番号の特定が行えたので、ゲート回路11から出力される信号S6はHighとなる。よって、フレームカウンタ7では、端子INから信号S5をロードしてカウント数の値を同期ナンバー符号化部6からの出力値に変更する。すなわち、図13においてフレームS7

gに示すようにフレームカウンタ7でのカウント数の値は21となる。もちろん、この値は誤りであり、本来ならば25と出力されるべきである。

[0029]

またこのとき、信号S5と信号S7とが一致していることから、比較部8は信号S8により状態検出カウンタ9の状態変数を0から1にアップさせる。

[0030]

その後、次のフレームのデータが入力され、その同期信号タイプがSYOと正しく検出された場合(信号S3がSY7、信号S2がSYOとなる場合)、以上と同様の動作が行われ、フレームカウンタ7では、フレームS7hに示すようにカウント数の値を21から22に繰り上げて信号S7として出力する。もちろん、この値は誤りであり、本来ならば0と出力されるべきである。

[0031]

そして、次のフレームのデータが入力され、その同期信号タイプがSY5と正しく検出された場合(信号S3がSY0、信号S2がSY5となる場合)も、以上と同様の動作が行われ、フレームカウンタ7では、フレームS7iに示すように信号S5をロードしてカウント数の値を同期ナンバー符号化部6からの出力値1に変更する。

[0032]

このように、従来のフレーム番号検出装置では、ディスク上の欠陥(汚れ、傷、指紋など)やそれに伴うビットスリップなどによって同期信号タイプ検出/符号化部4において同期信号タイプを誤って検出した時に、その同期信号タイプの変化の組合せが存在する場合には、フレームカウンタ7が誤った出力をすることになる。

[0033]

そこで、この発明の課題は、DVD等から同期信号タイプを誤って検出し、その同期信号タイプの変化の組合せに対応するフレーム番号が存在する場合であっても、フレームカウンタが誤ったフレーム番号を出力する可能性の少ないフレーム番号検出装置を提供することにある。

[0034]

【課題を解決するための手段】

請求項1に記載の発明は、複数のフレームのデータを有するセクタを含み、前 記セクタ内での前記フレームの番号を特定するためのフレーム番号情報が同期信 号として前記フレームごとに記録された入力信号が入力され、前記入力信号の前 記同期信号を用いて前記フレームの前記番号を検出するフレーム番号検出手段と 、前記同期信号の入力に対応してカウント数を繰り上げ、所定の値に達すると0 に戻して再び前記同期信号の入力に対応して前記カウント数を繰り上げる第1お よび第2カウンタと、前記フレーム番号検出手段の読み取った前記フレームの前 記番号の値と前記第1カウンタの前記カウント数の値とを比較して一致するかど うかを判断する比較手段と、前記比較手段における比較結果に基づき状態変数の 値を遷移させ、前記状態変数が所定の条件を満たすときには前記第1カウンタの 前記カウント数を繰り上げずに前記カウント数の値を前記フレーム番号検出手段 の読み取った前記フレームの前記番号の値に変更し、前記状態変数が他の所定の 条件を満たすときには前記第2カウンタの前記カウント数を繰り上げずに前記カ ウント数の値を前記第1カウンタの前記カウント数の値に変更する状態検出手段 とを備え、前記第2カウンタのカウント数の値を前記フレームの前記番号として 出力するフレーム番号検出装置である。

[0035]

請求項2に記載の発明は、請求項1に記載のフレーム番号検出装置であって、 前記状態変数の採り得る値は少なくとも3つ存在し、前記状態検出手段は、前記 比較手段における前記比較結果が不一致の場合には前記状態変数の値を加えるま たは減じる方向に遷移させ、前記比較手段における前記比較結果が一致の場合に は前記状態変数の値を前記不一致の場合とは逆の方向に遷移させ、前記所定の条 件とは、前記フレーム番号検出手段が前記フレームの前記番号を検出することが でき、かつ、前記状態変数が所定の値に達することであり、前記他の所定の条件 とは、前記状態変数が他の所定の値に達することであるフレーム番号検出装置で ある。

[0036]

請求項3に記載の発明は、請求項1に記載のフレーム番号検出装置であって、

前記同期信号を用いて、前記フレーム番号検出手段、前記第1および第2カウンタ、および前記状態検出手段の各動作のタイミングの調整を行うタイミング調整 手段をさらに備えるフレーム番号検出装置である。

[0037]

請求項4に記載の発明は、請求項3に記載のフレーム番号検出装置であって、 前記同期信号を検出して前記同期信号に対応するパルスを出力し、前記同期信号 に欠落がある場合には補間同期信号のパルスを内挿する同期信号検出/保護手段 と、前記同期信号検出/保護手段から出力された前記パルスのうち、1つのパル スの出力後、所定の期間は前記パルスの出力を阻止するマスク処理手段とをさら に備えるフレーム番号検出装置である。

[0038]

請求項5に記載の発明は、請求項1乃至請求項4のいずれかに記載のフレーム番号検出装置であって、前記同期信号は複数のタイプを有し、前記フレーム番号検出手段は、連続する2つ以上の前記フレームの前記同期信号の前記タイプの組み合わせの一部を用いて前記フレームの前記番号を検出するフレーム番号検出装置である。

[0039]

【発明の実施の形態】

<実施の形態1>

図1はこの発明の実施の形態1に係るフレーム番号検出装置を示す図である。図1においては、図12に示した従来のフレーム番号検出装置と同様の機能を有する要素については同一符号を付している。すなわち、本実施の形態に係るフレーム番号検出装置は、図12に示した従来のフレーム番号検出装置と同様、シリアルデータをパラレルデータに変換するS/P(シリアル→パラレル)変換部1、パラレルデータ中のフレーム同期信号の同期信号タイプを検出し、同期信号タイプを符号化する同期信号タイプ検出/符号化部4、検出、符号化された同期信号タイプをラッチするラッチ回路5 a、連続する同期信号タイプの変化から同期ナンバー(すなわちフレーム番号)を符号化する同期ナンバー符号化部6、同期信号の入力に対応してカウント数を繰り上げ、予想されるフレーム番号としてそ

のカウント数を出力し、所定の条件下でカウント数を同期ナンバー符号化部6からの出力値に変更する第1のフレームカウンタ7、同期ナンバー符号化部6から出力される同期ナンバーと第1のフレームカウンタ7におけるカウント数とを比較する比較部8、フレーム番号検出の精度の指標となる状態変数を比較部8の結果に応じてアップダウンさせる状態検出カウンタ9、状態検出カウンタ9での状態変数の値が最低となるときを検出する、ANDゲートやORゲート等を組み合わせたゲート回路10a、第1のフレームカウンタ7がカウント数を同期ナンバー符号化部6からの出力値に変更する条件を設定するゲート回路11を備えている。ただし、フレームカウンタ7については、後述の第2のフレームカウンタと区別するために、その名称を第1のフレームカウンタとした。なお、上記各部の信号の入出力については、信号S2が同期ナンバー符号化部6に入力されていないことを除けば、図12に示した従来のフレーム番号検出装置と同様である。

[0040]

そしてさらに、本実施の形態に係るフレーム番号検出装置は、同期信号を検出し、欠落等により検出されないときには補間同期信号のパルスを内挿する同期信号検出/保護部2、タイミングを調整しつつ各部にイネーブル信号を与えるタイミング調整部3、ラッチ回路5 a においてラッチされた同期信号タイプをさらにラッチするラッチ回路5 b、状態検出カウンタ9での状態変数の値が所定の値以上となるときを検出する、ANDゲートやORゲート等を組み合わせたゲート回路10b、同期信号の入力に対応してカウント数を繰り上げ、予想されるフレーム番号としてそのカウント数を出力し、所定の条件下でカウント数を第1のフレームカウンタ7からの出力値に変更する第2のフレームカウンタ13を備えている。

[0041]

次に動作について説明する。まず、シリアルデータとして入力されるデジタル 入力信号S0を受けて、S/P変換部1はこれをパラレルデータの信号S1に変 換する。

[0042]

そして、同期信号検出/保護部2は、S/P変換部1から出力される信号S1

を受けて同期信号が一定周期で入力されるかどうかを予測ウィンドウを用いて検出する。DVDでは、同期信号のうち14T4Tパターンがデータ部分との区別が容易な特徴的部分であるため、これを同期信号検出/保護部2で検出する。そして、同期信号が検出されないときには補間同期信号を内挿しつつ信号S14として出力する。なお、同期信号検出/保護部2には、例えば特開平10-55627号公報における実施の形態1に示された技術等を用いればよい。

[0043]

タイミング調整部3は同期信号検出/保護部2から出力される信号S14を受けて、ラッチ回路5a,5b、第1のフレームカウンタ7、状態検出カウンタ9、第2のフレームカウンタ13に、それぞれイネーブル信号S15,S16,S17,S18を出力する。各イネーブル信号は、S15,S16,S17,S18の順に出力され、フレーム期間内において適切な順序で各部が動作するようにタイミング調整される(例えば各信号間で1ビット期間以上遅延させるなどして、ラッチ回路5a,5b、第1のフレームカウンタ7、状態検出カウンタ9、第2のフレームカウンタ13の各部の動作の先後が逆転しないようにする)。

[0044]

同期信号の検出に並行して、同期信号タイプ検出/符号化部4は、信号S1から同期信号タイプを検出し、SY0からSY7のうちどのタイプであるかを判断して符号化する。符号化された同期信号タイプは信号S2として出力され、ラッチ回路5aで1フレーム期間、保持される。また、ラッチ回路5aの出力する信号S3は、ラッチ回路5bで1フレーム期間、保持される。その際のラッチタイミングは、タイミング調整部3で同期信号検出/保護部2から出力される信号S14を例えば1ビット期間以上遅延して生成され、同期信号タイプ検出/符号化部4における検出/符号化動作に先んじないよう調整される。

[0045]

同期ナンバー符号化部6では、ラッチ回路5aから出力される信号S3と、ラッチ回路5bから出力される信号S11との組み合わせから、1つ前のフレームのフレーム番号を符号化して信号S5として出力する。また、同期信号タイプ検出/符号化部4で正確なフレーム番号の検出が行えず、信号S3と信号S11と

の組み合わせが存在しない場合には、同期ナンバー符号化部6では、フレーム番号の特定が行えなかったとして信号S4の出力をLowにする。

[0046]

なおここでは、図12に示した従来のフレーム番号検出装置と異なり、ラッチ回路を5a,5bと2つ用い、信号S2ではなく両者の出力信号S3,S11を同期ナンバー符号化部6に入力している。この差異は、同期ナンバー符号化部6で、現在のフレームの番号が特定されるか、1つ前のフレームの番号が特定されるかという違いに現れるが、フレーム番号の特定という点については、本実施の形態にかかるフレーム番号検出装置と図12に示した従来のフレーム番号検出装置との間で、動作が格別異なるわけではない。

[0047]

ただし、本実施の形態のようにラッチ回路を5a,5bと2つ用いておれば、同期ナンバー符号化部6に信号S3,S11に加えてさらに信号S2をも入力し、連続する3フレームの同期信号タイプを用いて同期ナンバーの符号化を行うこともできる。このように、同期ナンバー符号化部6に入力される信号の数が多くなるにつれて、正確なフレーム番号の検出ができるようになる。しかし、その反面、ジャンプ動作やトラック滑りなどによって、フレーム番号の連続性が壊れたときには、正しくフレーム番号を検出できるまで時間がかかってしまう。よって、このメリット・デメリットのトレードオフを勘案しながら、ラッチ回路の数と同期ナンバー符号化部6への信号の入力数とを設計すればよい。

[0048]

なお、図2~図4に、同期ナンバー符号化部6が正しく同期ナンバーの符号化を行うことができない場合の例をあらためて示しておく。図2では、同期信号に欠落LKが生じたことにより、フレームS3aに示すように同期信号タイプ検出/符号化部4で同期信号タイプSY4が検出することができず、フレームS5a, S5bに示すように同期ナンバー符号化部6でフレーム番号が特定できない場合を示している。また、図3では、フレームS3bに示すように同期信号タイプ検出/符号化部4でSY4ではなくSY5を誤検出し、フレームS5c, S5dに示すように同期ナンバー符号化部6でフレーム番号が特定できない場合を示し

ている。また、図4では、フレームS3cに示すように同期信号タイプ検出/符号化部4でSY4ではなくSY2を誤検出し、フレームS5e, S5fに示すように同期ナンバー符号化部6で、フレーム番号を誤って20, 21と出力している場合を示している。

[0049]

図2および図3のような場合は、図12に示した従来のフレーム番号検出装置と同様に、第1のフレームカウンタ7、比較部8、状態検出カウンタ9およびゲート回路10a, 11を設けることで正確なフレーム番号を出力することができる。

[0050]

すなわち、第1のフレームカウンタ7では、イネーブル信号S16によってカウント数を繰り上げ、その値を信号S7として出力する(なお、カウント数は25に達すると0に戻る)。ただし、所定の条件が成就して端子Lに入力される信号S6がHighとなったときには、端子INから信号S5をロードしてカウント数の値を同期ナンバー符号化部6からの出力値に変更する。

[0051]

同期ナンバー符号化部6から出力される信号S5およびフレームカウンタ7から出力される信号S7は、比較部8において一致するかどうか判断される。そして、その判断結果は、例えば2ビット(採り得る状態変数の値が0、1、2、3のいずれか)のアップダウンカウンタである状態検出カウンタ9に信号S8として出力される。両者が一致している場合、信号S8は、状態検出カウンタ9の信号S9として出力される状態変数の値をアップさせる。逆に不一致の場合には状態検出カウンタ9の状態変数の値をダウンさせる。なお、図5は2ビットの場合の状態変数の状態遷移図を示したものである。

[0052]

そして、ゲート回路10aは、状態検出カウンタ9から出力される信号S9の値が最低レベル(信号S5と信号S7との間のズレが続いている状態で、図5では「状態0」)である場合に信号S10をHighにする。この信号S10は信号S4とともにANDゲートであるゲート回路11に入力され、信号S10と信

号S4とがともにHighである場合にゲート回路11からの出力である信号S6がHighとなる。これが、第1のフレームカウンタ7が同期ナンバー符号化部6からの出力である信号S5をロードする条件である。

[0053]

なお、図11に示したDVDの信号記録フォーマットにおいては、 $SY5 \rightarrow SY1$ の変化の組み合わせが1セクタ中に2組(第 $1 \rightarrow$ 第2フレーム、及び、第9 \rightarrow 第10フレーム)存在する。この場合、いずれの組であるのかが区別できないため、同期ナンバー符号化部6については出力信号S4をLowにし、状態検出カウンタ9については状態変数の値を保持するようにしても良い。

[0054]

また、第1のフレームカウンタ7におけるカウント数の繰り上げのイネーブルのタイミングおよび信号S5のロードのイネーブルのタイミングは、タイミング調整部3で信号S15を例えば1ビット期間以上遅延して生成され、同期ナンバー符号化部6における符号化動作および信号S4の出力動作に先んじないよう調整される。また、状態検出カウンタ9における状態変数のアップダウンのイネーブルのタイミングは、タイミング調整部3で信号S16を例えば1ビット期間以上遅延して生成され、第1のフレームカウンタ7におけるカウント数の繰り上げ動作および信号S5のロード動作に先んじないよう調整される。

[0055]

しかし、図4のように同期信号タイプを誤って検出した時に、その同期信号タイプの変化の組合せが存在する場合には、第1のフレームカウンタ7が誤った出力をする。このような場合は、第1のフレームカウンタ7、比較部8、状態検出カウンタ9およびゲート回路10a, 11を設けるだけでは解決できない。

[0056]

そこで、ゲート回路10bおよび第2のフレームカウンタ13をさらに設けて 以下のような動作を行わせるのである。

[0057]

まず、ゲート回路 1 0 b は、状態変数の値を示す信号 S 9 が良好なレベルであることを検出して信号 S 1 2 を H i g h にするゲート回路である。ここでいう良

好なレベルとは、信号S5と信号S7とが少なくとも2回以上一致した状態のことを指し、例えば図5では「状態2」または「状態3」に相当する。ただし、「状態2」の場合、直前のフレームで不一致となって「状態3」から「状態2」に 遷移したとも考えられるので、「状態3」を良好なレベルとすることが望ましい

[0058]

なお、図5では「状態0」~「状態3」の4通りの状態変数を設定した場合を 例示しているが、信号S5と信号S7とが少なくとも2回以上一致した状態を良 好なレベルとして検出するためには、状態変数の採り得る値は少なくとも3つ存 在すればよい。

[0059]

そして、第2のフレームカウンタ13では、同期信号の入力に対応したイネーブル信号S18によってカウント数を繰り上げ、その値を信号S13として出力し、これをフレーム番号とする(なお、カウント数は25に達すると0に戻る)。ただし、信号S9が良好なレベルとなり信号S12がHighとなったときには、端子INから信号S7をロードしてカウント数の値を第1のフレームカウンタ7からの出力値に変更する。

[0060]

なお、第2のフレームカウンタ13におけるカウント数の繰り上げのタイミングおよび信号S7のロードのイネーブル信号S18のタイミングは、タイミング調整部3で信号S17を例えば1ビット期間以上遅延して生成され、状態検出カウンタ9における状態変数のアップダウン動作に先んじないよう調整される。

[0061]

このように、ゲート回路10bおよび第2のフレームカウンタ13を設けることで、同期信号タイプを誤って検出したときに、その同期信号タイプの変化の組合せに対応するフレーム番号が存在する場合であっても、誤ったフレーム番号を出力する可能性の低いフレーム番号検出装置を実現することができる。このことを図6を用いて説明する。

[0062]

図6は、本実施の形態に係るフレーム番号検出装置のタイミングチャートを示すものである。

[0063]

本実施の形態に係るフレーム番号検出装置は、図12に示した従来のフレーム番号検出装置にゲート回路10bおよび第2のフレームカウンタ13を追加した構成であると考えられるため、図6中の信号S3,S11,S5,S7,S9は、それぞれ図13中の信号S2,S3,S5,S7,S9と同様の信号となる。すなわち、信号S3において、フレームS3dに示すように本来SY4を検出すべきところをSY2と検出してしまった場合、信号S7において、フレームS7a,S7bに示すように本来ならば25,0と出力されるべきフレーム番号が21,22と出力される。

[0064]

しかし、本実施の形態においては、状態検出カウンタ9における状態変数の値が良好なレベルとなるまではゲート回路10bの出力信号S12がアクティブとならないため、第2のフレームカウンタ13はカウント数の値を変更することなくその自走を続ける。よって、フレームS13a, S13bに示すように、フレーム番号を25,0と正しく出力することができる。

[0065]

また、信号S5と信号S7との一致が続き、信号S9の状態変数の値がフレームS9dに示すように状態3となった場合には、第2のフレームカウンタ13は、端子INから信号S7をロードしてフレームS13cに示すようにカウント数の値を第1のフレームカウンタからの出力値に変更する。

[0066]

なお、タイミング調整部3により信号S9の変化は第2のフレームカウンタ13の動作よりも先んじているため、第2のフレームカウンタ13におけるカウント数の値の変更は、第1のフレームカウンタ7におけるカウント数の値の変更の場合と異なり、信号S9の状態変数の値が状態3となったフレーム内で即時に行われる。よって、第2のフレームカウンタ13におけるカウント数の値が真のフレーム番号の値からずれていたとしても、即座に補正することができる。

[0067]

本実施の形態にかかるフレーム番号検出装置を用いれば、第2のフレームカウンタ13のカウント数の値をフレームの番号として出力するので、第1のフレームカウンタ7のカウント数の値をフレームの番号として出力する場合に比べ、同期信号タイプ検出/符号化部4の読み取った同期信号タイプに誤りがある場合やフレーム番号の特定ができない場合であっても、誤ったフレーム番号を出力する可能性が少ない。

[0068]

また、状態変数が良好なレベルに達したときに第2のフレームカウンタ13のカウント数の値を第1のフレームカウンタ7のカウント数の値に変更するので、同期ナンバー符号化部6の出力するフレーム番号の値と第1のフレームカウンタ7のカウント数の値とが複数回連続して一致となる場合を、第2のフレームカウンタ13のカウント数の値を変更する条件とすることができる。よって、第2のカウンタが誤ったフレーム番号を出力する可能性が少ない。

[0069]

<実施の形態2>

本実施の形態は、実施の形態1に係るフレーム番号検出装置の変形例である。

[0070]

図7は、実施の形態1に係るフレーム番号検出装置であってもフレーム番号を正しく検出できない可能性の一例を示すタイミングチャートである。図7では、デジタル入力信号にビットスリップが生じ、その結果、同期信号検出/保護部2において同期信号を保護する目的で内挿同期信号ISが生成され、内挿同期信号ISと実際に検出された同期信号とがともに出力された場合を示している。

[0071]

このとき、通常の同期信号の周期に対して信号S14は高周波になってしまい、見かけ上、データの数が多くなっている。そのため、図7に示すように、内挿同期信号ISが内挿された1フレームの期間内に2回、信号S14を出力することになる。タイミング調整部3から生成される各タイミング信号S15~S18 も1フレーム期間内に2回出力されるため、第1のフレームカウンタ7及び第2

のフレームカウンタ13は、カウント数を繰り上げる際に誤出力する可能性がある。

[0072]

すなわち、図7に示すように、デジタル入力信号にビットスリップが生じると、フレームS3e, S3f, S11e, S11fが1フレーム中に混在してしまい、同期ナンバー符号化部6において、フレームS5i, S5jに示すようにフレーム番号を特定できないことがある。この場合、第1のフレームカウンタ7及び第2のフレームカウンタ13は、フレームS7d~S7f, S13d~S13hに示すように自走誤りを一定期間持続することになる。

[0073]

同期信号検出/保護部2では、通常、検出された同期信号に対して、誤検出を 回避できるようにウィンドウ処理が施され、数バイトレベルのビットスリップへ の対策も施される。そのため、本発明の実施の形態1によるフレーム番号検出装 置も、ビットスリップが小さい場合には問題なく動作する。

[0074]

しかし、ビットスリップの大きさは、ディスク上の欠陥の大きさ、ディスクの動きを制御するサーボの性能、クロックとデータの同期をとるPLL(Phase Locked Loop)回路の性能、ディスクの回転速度などによって異なり、ビットスリップが大きいと、同期信号検出/保護部2は、上記のように内挿同期信号ISを不要な位置に内挿してしまうことがある。そのため、このような不要な内挿同期信号ISを除去する必要がある。

[0075]

そこで、本実施の形態においては、同期信号検出/保護部2の出力する信号S 14に対して、一つのパルスの検出後、所定の期間はパルスの出力を阻止するマ スク処理を施すことで、不要な内挿同期信号ISを除去する。

[0076]

図8はこの発明の実施の形態2に係るフレーム番号検出装置を示す図である。 なお、図8では実施の形態1に係るフレーム番号検出装置と同様の機能を有する 要素については同一符号を付している。よって、図中、符号1~11、13は実 施の形態1と同様であるのでその説明を省略する。

[0077]

そして、符号12が、同期信号検出/保護部2の出力である信号S14にマスク処理を施すマスク処理部である。マスク処理部12は、信号S14にマスク処理を施して信号S19を生成した後、タイミング制御部3へと信号S19を出力する。

[0078]

なお、マスク処理部12の構成を示すのが図9である。図9に示すように、マスク処理部12は、エッジ検出部12a、カウンタ12bおよびANDゲート12cを備えている。

[0079]

入力された信号S14は、まずエッジ検出部12aに入力される。エッジ検出部12aでは、信号S14中のパルスの例えば立ち上がりエッジが検出され、検出にともなってパルス状の信号S14aを出力する。信号S14aはカウンタ12bな合うで、カウンタ12bは信号S14aの入力後、信号S14のパルス幅よりも大きなパルス幅を有するパルス状の信号S14bを出力し、その後は一定周期分のクロックc1kが入力されるまでの期間、信号S14aが入力されても、信号S14bを出力しない。

[0080]

そして、信号S14と信号S14bとがANDゲート12cに入力され、両者の論理和が演算されてパルス状の信号S19が出力される。これによりマスク処理が施される。

[0081]

図10は、本実施の形態に係るフレーム番号検出装置のタイミングチャートを示すものである。図10を見れば分かるように、マスク処理部12から出力された信号19では不要な内挿同期信号ISが除去されているので、フレームS3gやS5kに多数のフレームが混在してしまうことがない。よって、第1のフレームカウンタ7及び第2のフレームカウンタ13において、カウント数を繰り上げる際の誤出力を回避することができる。

[0082]

本実施の形態に係るフレーム番号検出装置を用いれば、マスク処理部12が、同期信号検出/保護部2から出力された信号S14のうち、1つのパルスの出力後、所定の期間はパルスの出力を阻止するので、同期信号にビットスリップ等が生じた場合であっても、1フレームのデータの読み出し期間内に、ラッチ回路5a,5b、同期ナンバー符号化部6、第1および第2のフレームカウンタ7,13、および状態検出カウンタ9の各動作が複数回行われることはない。よって、第2のフレームカウンタ13が誤ったフレーム番号を出力する可能性が少ない。

[0083]

くその他>

上述の実施の形態1及び2に係るフレーム番号検出装置では、同期信号タイプ 検出/符号化部4において、SY0~SY7までの全ての同期信号タイプを検出 するようにしていたが、例えばSY0~SY4とSY7のみを検出するように限 定して、第19フレームから第0フレームのみを検出するようにしてもよい。つ まり、同期信号タイプ検出/符号化部4において検出される同期信号タイプを、 セクタ内の所定の位置で検出される同期信号タイプのみに限定し、同期信号タイ プの組み合わせの一部を用いてフレーム番号を検出するようにしてもよい。これ により、同期信号タイプ検出/符号化部4における回路規模の減少が行え、その 結果、動作速度の向上にも繋がる。

[0084]

【発明の効果】

請求項1に記載の発明によれば、第2カウンタのカウント数の値をフレームの番号として出力するので、第1カウンタのカウント数の値をフレームの番号として出力する場合に比べ、フレーム番号検出手段の読み取ったフレームの番号に誤りがある場合やフレーム番号の特定ができない場合であっても、誤ったフレーム番号を出力する可能性が少ない。

[0085]

請求項2に記載の発明によれば、状態変数が他の所定の値に達したときに第2 カウンタのカウント数の値を第1カウンタのカウント数の値に変更するので、フ レーム番号検出手段の読み取ったフレームの番号の値と第1カウンタのカウント数の値とが複数回連続して一致となる場合を、第2カウンタのカウント数の値を変更する条件とすることができる。よって、第2のカウンタが誤ったフレーム番号を出力する可能性が少ない。

[0086]

請求項3に記載の発明によれば、タイミング調整手段が同期信号を用いて、フレーム番号検出手段、第1および第2カウンタ、および状態検出手段の各動作のタイミングの調整を行うので、第1カウンタにおけるカウント数の繰り上げまたは変更をフレーム番号検出手段におけるフレーム番号の検出よりも遅くすることができる。また、状態検出手段における動作が第2カウンタにおける動作よりも先んじるようタイミングの調整を行うことができる。よって、第2カウンタにおけるカウント数の値の変更は、状態変数が他の所定の条件を満たすこととなったフレーム内で即時に行われ、第2カウンタにおけるカウント数の値が真のフレーム番号の値からずれていたとしても、即座に補正することができる。

[0087]

請求項4に記載の発明によれば、マスク処理手段が、同期信号検出手段から出力されたパルスのうち、1つのパルスの出力後、所定の期間はパルスの出力を阻止するので、同期信号にビットスリップ等が生じた場合であっても、1フレームのデータの読み出し期間内に、フレーム番号検出手段、第1および第2カウンタ、および状態検出手段の各動作が複数回行われることはない。よって、第2のカウンタが誤ったフレーム番号を出力する可能性が少ない。

[0088]

請求項5に記載の発明によれば、フレーム番号検出手段は、連続する2つ以上のフレームの同期信号のタイプの組み合わせの一部を用いてフレームの番号を検出するので、フレーム番号検出手段における回路規模の減少が行え、その結果、動作速度の向上にも繋がる。

【図面の簡単な説明】

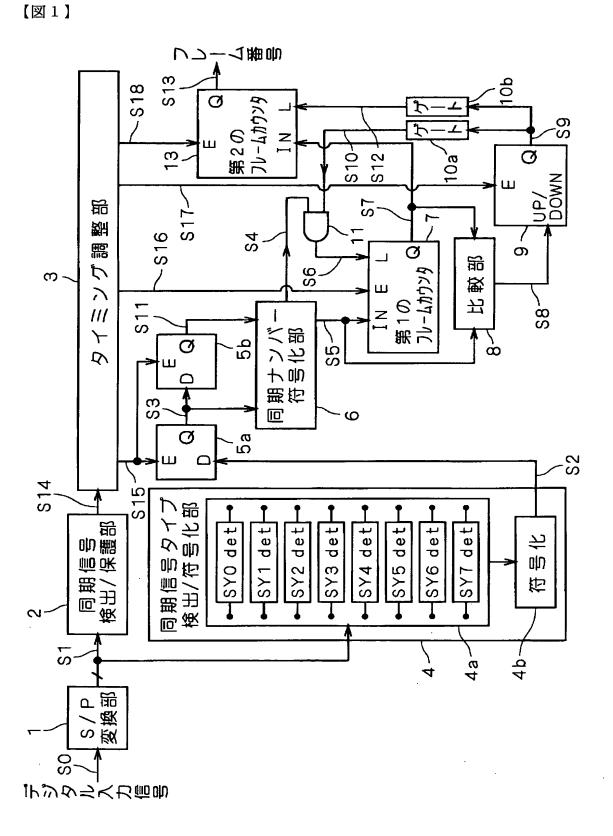
【図1】 実施の形態1に係るフレーム番号検出装置を示すブロック図である。

- 【図2】 フレーム番号を正しく出力できない可能性の一例を示す図である
- 【図3】 フレーム番号を正しく出力できない可能性の一例を示す図である
- 【図4】 フレーム番号を正しく出力できない可能性の一例を示す図である
- 【図5】 実施の形態1に係るフレーム番号検出装置の状態検出カウンタ9の状態遷移の様子を示す図である。
- 【図6】 実施の形態1に係るフレーム番号検出装置の動作を示すタイミングチャートである。
- 【図7】 実施の形態1に係るフレーム番号検出装置がフレーム番号を正し く出力できない可能性の一例を示す図である。
 - 【図8】 実施の形態2に係るフレーム番号検出装置を示す図である。
- 【図9】 実施の形態2に係るフレーム番号検出装置のマスク処理部12の 構成を示す図である。
- 【図10】 実施の形態2に係るフレーム番号検出装置の動作を示すタイミングチャートである。
- 【図11】 フレーム番号検出装置に入力される入力信号のフォーマットを示す図である。
 - 【図12】 従来のフレーム番号検出装置を示すブロック図である。
- 【図13】 従来のフレーム番号検出装置の動作を示すタイミングチャートである。

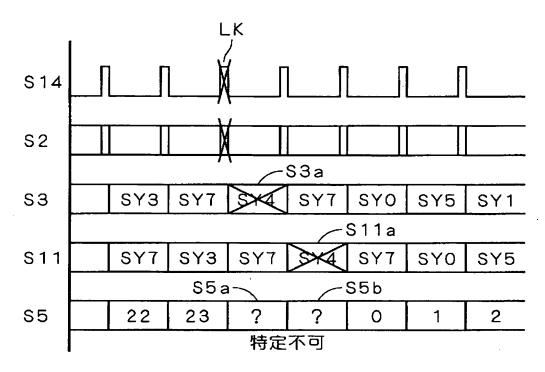
【符号の説明】

1 S/P(シリアル→パラレル)変換部、2 同期信号検出/保護部、3
 タイミング調整部、4 同期信号タイプ検出/符号化部、5 a, 5 b ラッチ回路、6 同期ナンバー符号化部、7 第1のフレームカウンタ、8 比較部、9 状態検出カウンタ、10 a, 10 b, 11 ゲート回路、12 マスク処理部、13 第2のフレームカウンタ。

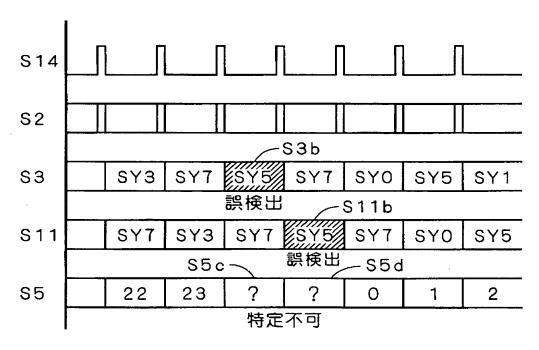
【書類名】 図面



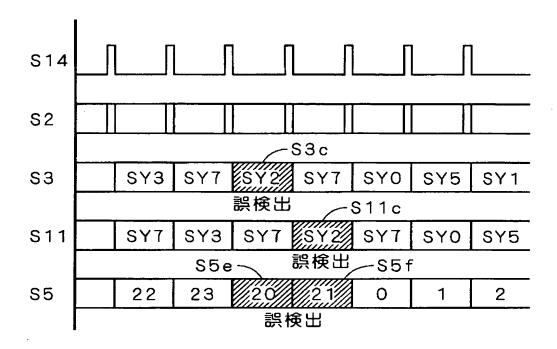
【図2】



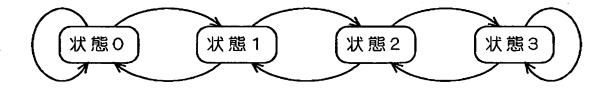
【図3】



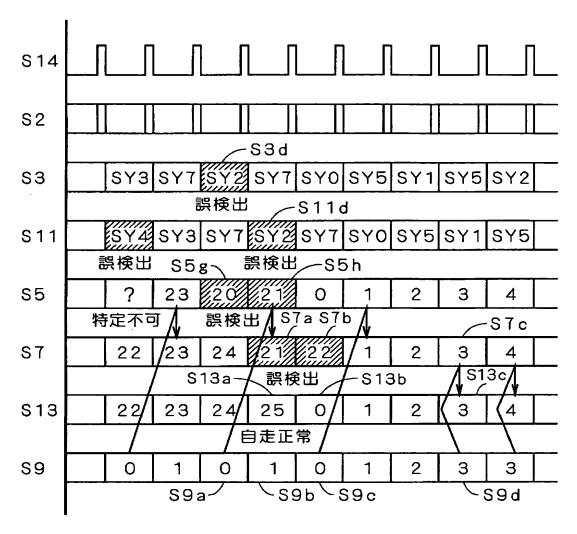
【図4】



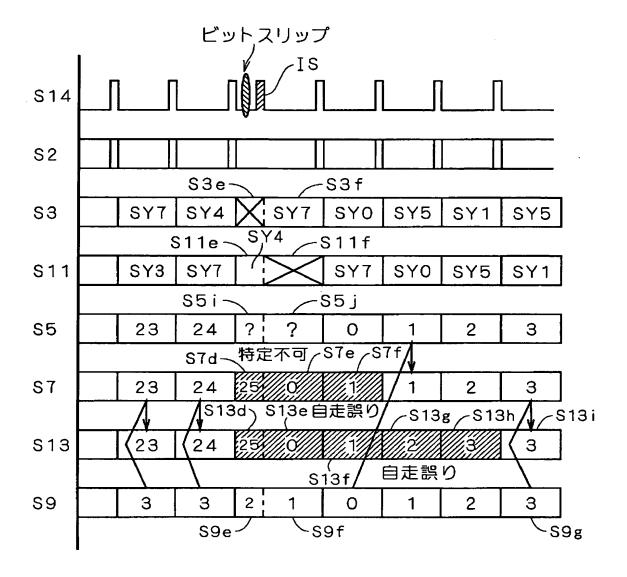
【図5】



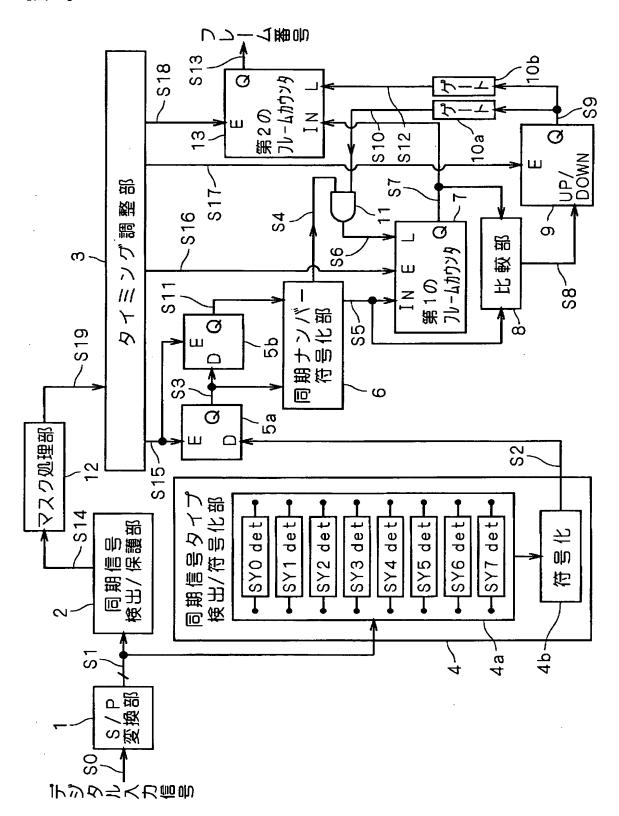




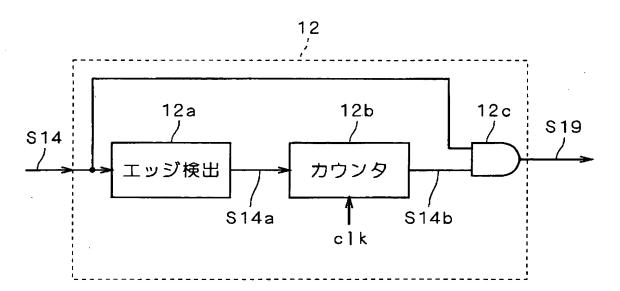
【図7】



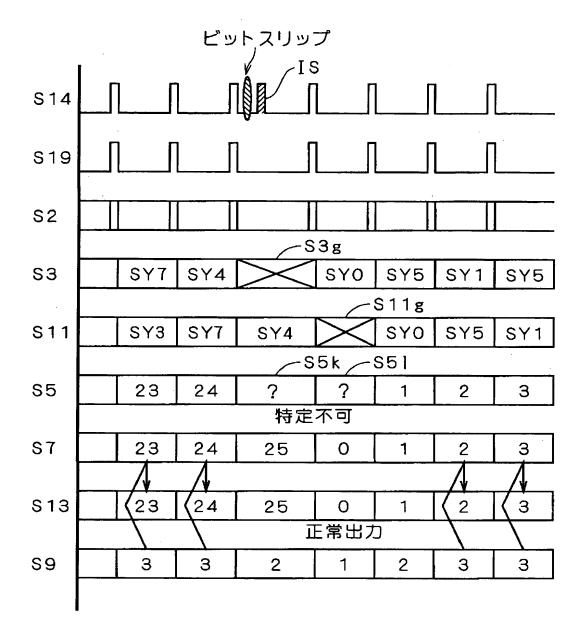
【図8】



【図9】



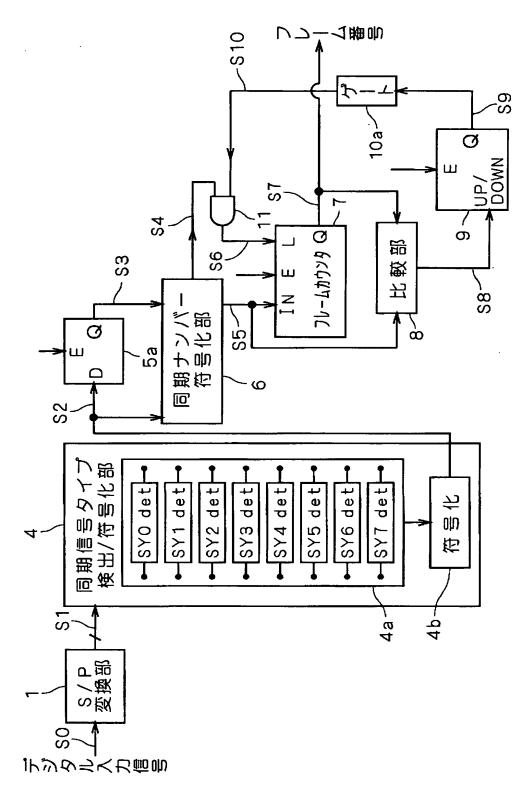
【図10】



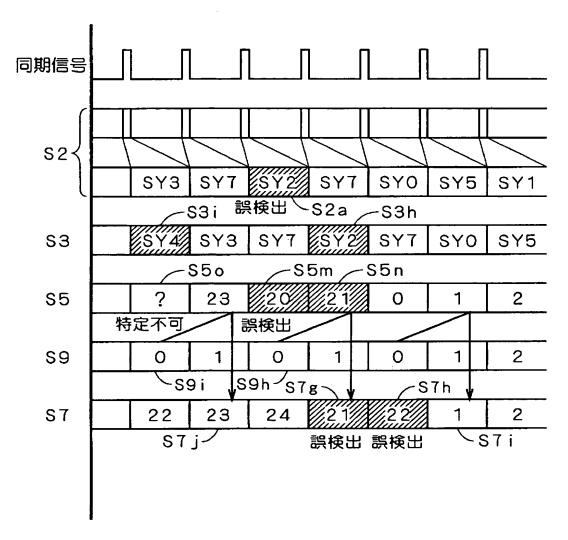
【図11】

セクタ		セクタ		セクタ
SYO	第 0 フレーム		SY5	第 1 フレーム
SY1	第 2 フレーム		SY5	第 3 フレーム
SY2	第 4 フレーム		SY5	第 5 フレーム
SY3	第 6 フレーム		SY5	第 7 フレーム
SY4	第 8 フレーム		SY5	第 9 フレーム
SY1	第10フレーム		SY6	第11フレーム
SY2	第 12 フレーム		SY6	第 13 フレーム
SY3	第 14 フレーム		SY6	第 15 フレーム
SY4	第16フレーム		SY6	第17フレーム
SY1	第 18 フレーム		SY7	第 19 フレーム
SY2	第20フレーム		SY7	第21フレーム
SY3	第22フレーム		SY7	第23フレーム
SY4	第24フレーム		SY7	第25フレーム
<> 32ビット	1456	ーーー> ビット	< → 32ビット	

【図12】



【図13】



【書類名】

要約書

【要約】

【課題】 DVD等から同期信号タイプを誤って検出し、その同期信号タイプの変化の組合せに対応するフレーム番号が存在する場合であっても、フレームカウンタが誤ったフレーム番号を出力する可能性の少ないフレーム番号検出装置を提供する。

【解決手段】 読み取ったフレーム番号を同期ナンバー符号化部6で特定して出力する。第1及び第2のフレームカウンタ7,13ではカウント数を自走させて出力する。状態検出カウンタ9では、信号S5と信号S7とが一致するかに応じて状態変数をアップダウンさせる。状態変数が最低であって、同期ナンバー符号化部6においてフレーム番号を特定できなかった場合は信号S7に信号S5を反映させる。状態変数が最高となった場合は信号S13に信号S7を反映させる。

【選択図】 図1

出願人履歴情報

識別番号

[000006013]

1. 変更年月日

1990年 8月24日

[変更理由]

新規登録

住 所

東京都千代田区丸の内2丁目2番3号

氏 名

三菱電機株式会社

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

□ BLACK BORDERS
□ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
□ FADED TEXT OR DRAWING
□ BLURRED OR ILLEGIBLE TEXT OR DRAWING
□ SKEWED/SLANTED IMAGES
□ COLOR OR BLACK AND WHITE PHOTOGRAPHS
□ GRAY SCALE DOCUMENTS
□ LINES OR MARKS ON ORIGINAL DOCUMENT
□ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
□ OTHER:

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.